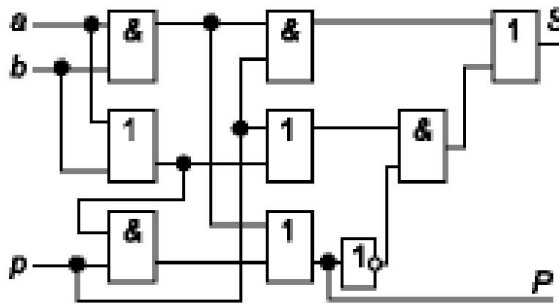


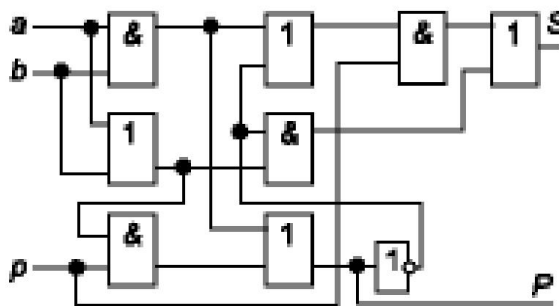
Полный одноразрядный двоичный сумматор опорный конспект

Если использовать только двухвходовые элементы.

б)



в)



Или так: (Это с элементом XOR) (=1)

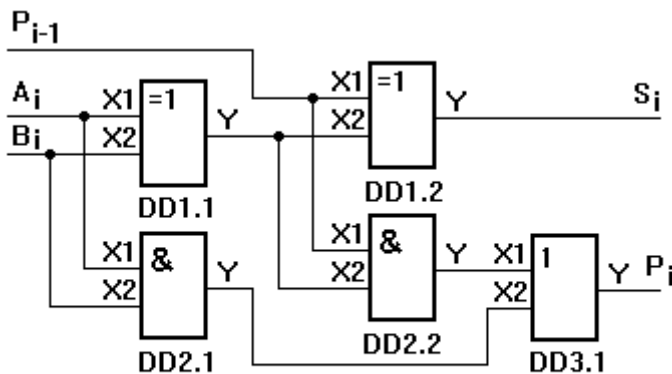


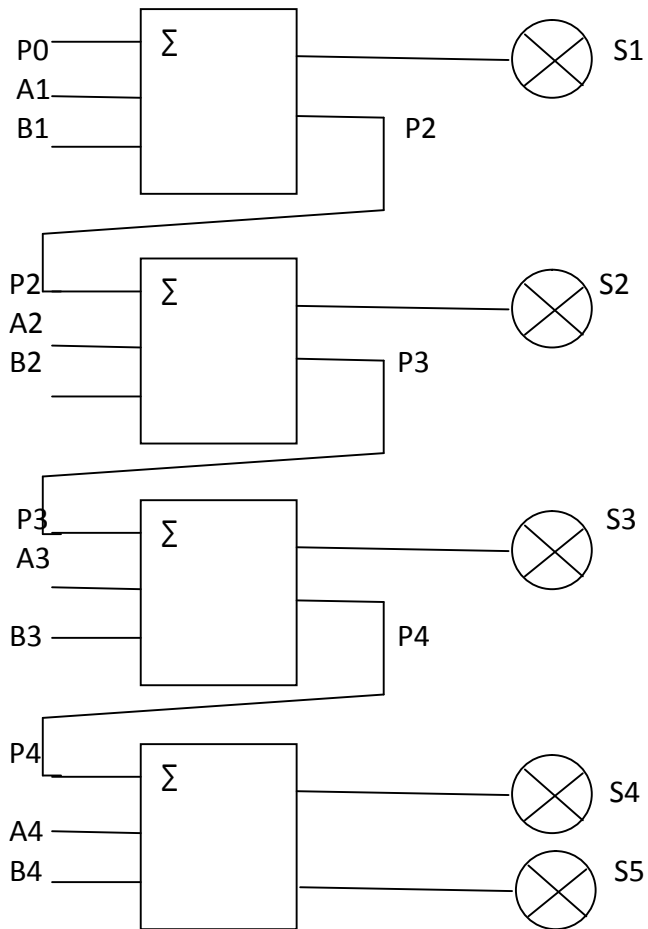
Рис. 1.32

И на всякий случай таблица истинности:

таблица 1.2

A_i	B_i	P_{i-1}	S_i	P_i
0	0	0	0	0
0	1	0	1	0
1	0	0	1	0
1	1	0	0	1
0	0	1	1	0
0	1	1	0	1
1	0	1	0	1
1	1	1	1	1

Собираем 4-х разрядный сумматор:



Например:

5	4	3	2	1	i
1	1	0	1	0	P
	1	1	0	1	A
		1	0	1	B
1	0	0	1	0	S (лампочки)